# Utilisation de Zeliosoft

| oix du module      | - térreir du ma          |                                      |              |         |         |              |             |   |  |  |  |
|--------------------|--------------------------|--------------------------------------|--------------|---------|---------|--------------|-------------|---|--|--|--|
| Sélectionner la c  | otégorio du po           |                                      |              |         |         | ix du module |             |   |  |  |  |
|                    | categorie du mu          | odule ———                            |              |         |         |              |             |   |  |  |  |
|                    |                          |                                      | 2            |         |         |              |             |   |  |  |  |
|                    |                          |                                      |              |         |         |              |             |   |  |  |  |
| Sélectionner le te | ype de module<br>Entrées | Zelio à programmer<br>Entrées Mixtes | Sorties      | Ecran   | Horloge | Langue       | Référence 🗸 | ~ |  |  |  |
| 24VDC F            | Tout Ou Rien             | TOR/Analogique                       | Tout Ou Rien | Clavier | Non     | LD           | SB2A101BD   |   |  |  |  |
| 100-240VAC 6       | 6 TOR                    | -<br>-                               | 4 RELAIS     | Oui     | Non     | LD           | SR2A101FU   |   |  |  |  |
| 12VDC 4            | 4 TOR                    | 4 (0-10V)                            | 4 RELAIS     | Oui     | Oui     | LD/FBD       | SR2B121JD   | - |  |  |  |
| 24VDC 4            | 4 TOR                    | 4 (0-10V)                            | 4 RELAIS     | Oui     | Oui     | LD/FBD       | SR2B121BD   |   |  |  |  |
| 24VDC 4            | 4 TOR                    | 4 (0-10V)                            | 4 TOR STATIO | Oui     | Oui     | LD/FBD       | SR2B122BD   | - |  |  |  |
|                    |                          |                                      |              |         |         |              |             |   |  |  |  |
|                    |                          |                                      |              |         |         |              |             |   |  |  |  |
|                    |                          |                                      |              |         |         |              |             |   |  |  |  |

P יסי

| Ladder | FBD |
|--------|-----|

Pour dialoguer avec un HMISTO501, il faut utiliser le langage FBD.

## Création d'un grafcet simple :

Les barres d'outils se situent en bas de l'écran, il faut sélectionner le bloc et le faire glisser sur l'automate.





## Simulation du grafcet :

Passez en mode simulation et cliquez sur RUN.





### Création d'une macro :

hn

B01

Copier

L'écran étant petit, on peut créer une macro pour ce grafcet. Sélectionnez les étapes et clic droit.



Donnez un nom à votre macro et cliquez sur OK.



## Forçage de grafcet à l'étape initiale :

Le boc SFC RESET-INIT permet de forcer l'étape initiale à 1 tant que l'entrée INIT est active.



L'étape initiale reste active bien que la transition suivante soit valide. Attention, à la mise sous tension, cette étape initiale n'est pas active.

#### Figeage d'un grafcet :

L'entrée IB du bloc B11 permet ici de figer le grafcet tant que cette entrée est active.



Ce bloc est transformable en macro.

#### Utilisation de l'afficheur HMISTO501 :

Créez une application VijeoDesigner avec un HMISTO501 et le pilote ZELIO.

| Creer un nouveau proje | et                               |                    | <u> </u> |  |
|------------------------|----------------------------------|--------------------|----------|--|
|                        | Nom de projet à<br>Nom du projet | créer<br>Projet    |          |  |
|                        | Cible : 1/1                      |                    |          |  |
|                        | Nom de la cible                  | Cible1             |          |  |
|                        | Type de cible                    | HMISTO Séries      | *        |  |
| l h                    | Modèle                           | HMIST0501 (200x80) | ~        |  |

| Nouveau pilote                    |                            |
|-----------------------------------|----------------------------|
| Fabricant :                       |                            |
| Schneider Electric Industries SAS |                            |
| Diloto :                          | Fauinomost                 |
|                                   | Equipement                 |
| Contröleur Millenium 3            | Zelio Logic Module Logique |
| Zelio Logic Module Logique        |                            |

#### Variables partagées entre Vijeo et Zélio :

Le Zélio dispose de 24 mots de 16 bits en entrée (SLI1 à SLI24) et de 24 mots de 16 bits en sorties (SLO25 à SLO48).

🛛 Mi<u>s</u>e à l'échelle Paramètres E/S Alarme Paramètres du commutateur Propriétés de <u>b</u>ase Détails des données Général Couleur Etiquette Visibilité Foncti Nom de la variable Description 💿 Commutateur 🛛 🔘 Commutateur a auto Mode AUTO Commutateur01 Nom Type de données Dimension du 🐨 🏣 [Haut] BOOL × 0 Etat tableau Voyant Saisissez une expression col Source de données Partage Groupe de scrutation A l'appui Durant l'appui Au relâchement 🔘 Interne O Aucun ZelioLogicModuleLogique01 🔽 Opération Bit Y Référence O Lecture seule Adresse du périphérique Externe O Lecture/Ecriture Sous VijeoDesigner : ... Création de la variable TOR « auto » avec Zelio comme adresse le bit 1 du mot 1 (SLI1.1) Adresse : SL IN i - BIT j ~ Marche momentanée 🔘 Arrêt momentané i: 1 ¥ Destination j: 1 ¥ auto B01 B00 ...... Récupération de cette valeur dans le Zelio SL🖘 In L 5 ŤŤ, ЪБ MER IMER BY MER B Б -₩ Double cliquez sur le bloc et entrez la plage d'adresse. Entrée Liaison Série (Entrée Liaison Série) × Commentaires Paramètres ΟK GAIN Annuler Plage d'adresse des entrées I MI TRIGGER 2 • TEX 2 Q H-SPEED STATUS CRN 9-16 17-24 SI 🗢 📼 SI . CNA In Out SFC LOGIC οu FBD B10 Bit 1 B09

Exemple pour une variable TOR :

SL🖘

1 🔿 8

Word 1